

申請案號：

申請日： 年 月 日

(以上各欄由本局填寫)

積體電路電路布局說明書

一、電路布局
積體電路

二、積體電路分類：

1. 結構 雙極性 MOS Bi-MOS 光學IC 其他

2. 技術 TTL DTL ECL IIL CMOS
NMOS PMOS 其他

3. 功能 邏輯 記憶 微電腦 線性 其他

4. 簡單說明：

三、創作人：

代表人： 電話：

國籍：

地址：

四、申請人：

代表人： 電話：

國籍：

地址：

五、電路布局說明：